



www.vlssymposium.org



敬請立即發佈!

2013 年全球超大型積體技術及電路國際會議之焦點

最新三維電晶體、導線技術和積體電路技術上的突破

電腦、記憶體、和通訊系統 (包含醫療、動力、汽車)等電路設計及應用

(台北訊)預計有超過千人的微電子領域學者及業界專家，將於6月11-14日，在日本京都舉行的全球重要會議(2013年 VLSI Technology and Circuits)，會中將有年度論文發表等系列活動，入選論文將在先進的微電子技術和電路設計上發表最新的進展。

為了促進設備技術人員和電路/系統設計工程師之間的互動，今年兩個主題會議 (VLSI Technology 和 VLSI Circuits)將以日期重疊的方式，吸引專業人士的參與。況且開闢技術與電路的重點場次，提供不同領域的與會者參加研討，只需繳交一份註冊費，可以同時吸取二個主題會議的精華。

會中將會有超過 200 多篇的論文演講，包括在研討會前一天的短期課程，應邀演講者會對業界的重要課題發表演說，晚上的會議橫跨先進技術和電路設計一系列的主題，還有一個引人注目的午餐講座。另外，會前的6月9日至10日將舉辦另一系列矽奈米電子研討會(Silicon Nanoelectronics Workshop)及6月10日晚間所舉辦的自旋電子學研討會 LSI (Spintronics Workshop on LSI)。

開幕全會 (Plenary Sessions)

VLSI 技術會議開場將由兩個專題演講，首先，由台灣積體電路製造公司的 Dr. Jack Y.-C. Sun 演講「System Scaling and Collaborative Open Innovation」分享其個人觀點。再來，由高通公司的 Dr. Robert Gilmore 演講「System Design Considerations for Next Generation Wireless Mobile Devices」。

VLSI 電路會議開場將有兩位知名專家之專題演講，首先，由三星電子的 Dr. Seh-Woong Jeong 演講「Perspective on Mobile Devices and Their Impact on Semiconductor Technologies」分享其個人觀點。再由康寧公司的 Dr. Peter L. Bocko 演講「Glass for the Future: Displays and Semiconductors」。

聯合焦點場次 (Focus Session)

VLSI 技術/電路會議之聯合焦點場次，著重於先進元件和電路設計，優化電路設計，為未來發展之關鍵因素，其包括專題及定期報告等，皆於每日下午時段舉行，主題如下：

- Design Enablement (6/12/2013, Wednesday afternoon)
- SRAM (6/13/2013, Thursday afternoon)

此外，VLSI 技術會議在 6 月 11 日將有兩場特殊的焦點會議，主題為「3D System and Packaging」以及「3D and Emerging Memory」。

而 VLSI 電路會議也有兩場特殊的焦點會議，主題為：「3D Integrated Circuits & Applications」及「Emerging Memories」。

公開討論會 (Rump Sessions)

VLSI 技術/電路會議將共同贊助一場於 6 月 11 日晚間所舉辦之聯合公開討論會，由應用材料公司的 S. Ramaswami 及台灣積體電路製造公司的 S. Natarajan 共同主持的「SOC vs. 3D IC in the More-than-Moore Era」，透過過小組討論方式學習最先進的 SoC 和 3D IC 技術，相信這將是觀眾學習的好機會。

VLSI 技術會議也將於 6 月 11 日傍晚舉辦兩場公開討論會：「Low Voltage - How low can we go?」及「Novel hierarchy in emerging memory」，針對促進具有挑戰性的 R&D 議題的公開討論。

VLSI 電路會議也將於 6 月 13 日傍晚舉辦兩場公開討論會：「The Best Logic and Memory Interface Technology for 2D/2.5D/3D ICs」及「Analog designer's play-ground beyond 20nm, is it Circuit Physics or Auto Place&Route?」。

聯合晚宴專題演講 (Joint Banquet)

6 月 12 日(週三)傍晚所舉辦之聯合晚宴為與會之技術與電路設計人員提供一個交流管道，讓與會者可在非正式、輕鬆的氣氛下彼此交換訊息。

聯合午餐會專題演講 (Joint Luncheon)，須另外報名。

6 月 13 日(週四)所舉辦之午餐餐會中，設有「Symbiosis with Lightning which is one of the most spectacular natural phenomenon」講座，由日本音羽電機工業株式會社的 Dr. Takeshi Kudo 主講。他將討論「閃電」和它美麗的閃光/轟雷聲所產生的巨大電能。他將出示一些閃電現象照片及展示避雷器（浪湧保護器）。此外，他將介紹電氣系統之防雷保護的基本方法和設備。

短期課程 (Short Courses)，須另外報名。

- 6 月 10 日 VLSI Technology – 「Technology enablers for the Future Smart Society」– 本課程將包含傑出演講者的六個講座，以「智能」道出未來社會發展所須具備的各種技術特點，如快速的邏輯運算，能約節源，多功能的连接，即時資訊分享，以及網路/雲端運算之各種行動配備，此乃由先進的邏輯和存儲裝備元素等技術所支持，高效能的系統晶片，高密度封裝及其製造方法，此將為技術或電路與會者所感興趣的話題。
- 6 月 11 日 VLSI Circuits – 兩個同步的全日課程，將由十二位產業及學術界之傑出國際講者所傳授，只要報名一次即可同享兩場課程：「Device-Aware Circuit Design in the Era of Disruptive Changes」、「Non-Volatility and 3D-Ability: Empowering LSI-based Smart Systems of Tomorrow」，最後，還會有一場兩個電路課程的圓桌會議，以促進所有與會者之討論交流。

主辦單位介紹 (Sponsoring Organizations)

VLSI Technology 研討會，創於 1981 年，而 VLSI Circuits 研討會於 1987 年時加入。從那年起，每年會輪流在日本與夏威夷之間同時舉辦這兩個會議。VLSI 技術研討會是由 IEEE 電子元件學會和日本應用物理學會主辦，並與 IEEE 固態電路學會合作。而 VLSI 電路研討會是由 IEEE 固態電路協會和日本應用物理學會主辦，並與日本的電氣通訊學會、IEEE 電子元件學會合作。

相關訊息與註冊網站— www.vlsisymposium.org

###